5.1 HARD

5.1.1 Diagrama en bloques

Las PBX virtuales no emplean conmutación de circuitos, sino conmutación de paquetes. Con lo cual el diagrama en bloques del presente proyecto es el siguiente:



5.1.1 Descripción detallada de cada bloque

Placa Principal:

Este bloque es el encargado de interconectar todos los demás componentes de la PBX. En él están presentes la memoria, los slots de expansión donde se conectan las tarjetas, diversos chips de control como el del BIOS y los slots donde se conectan los microprocesadores. Los paquetes de datos pasan siempre por este bloque pero no es el encargado de realizar la conmutación de los mismos.

Unidad de almacenamiento:

El código fuente del software y todo el ambiente de configuración de la PBX junto con otras configuraciones van incluidos en esta unidad. No se requiere que sea muy voluminosa pero si debe tener una interface rápida (por ejemplo la SCSI) para que el microprocesador pueda realizar la conmutación de paquetes de manera eficaz.

Microprocesador:

Este es el bloque más importante debido a que es el encargado de realizar todas las tareas de procesamientos de la PBX además de la conmutación de los paquetes como se menciono antes. Considerando que en la facultad habrán aproximadamente cuatrocientos cincuenta internos el microprocesador debe ser el mas potente que se pueda conseguir en el mercado.

Fuente de alimentación: